

Universidade Federal de Pernambuco
Pró-Reitoria de Pesquisa e Pós-Graduação
Diretoria de Pós-Graduação

PROGRAMA VÁLIDO PARA O SEMESTRE DE

PROGRAMA DE DISCIPLINA

DADOS DA DISCIPLINA

CÓDIGO	NOME			de	CARGA HORÁRIA SEMANAL		N.º DE CARGA HORÁRIA	
					TEÓRICA	PRÁTICA	CREDITOS	GLOBAL
IN1103	Arquiteturas Computadores	Não	Convencionais		3	1	4	60

PRÉ – REQUISITOS

EMENTA

Conceitos básicos de arquitetura, Hierarquia de Memória, Arquiteturas superescalares, Arquiteturas VLIW, Arquiteturas DSP, Projetos

CONTEÚDO PROGRAMÁTICO

- Introdução a conceitos de arquitetura: RISC vs. CISC
- Introdução a Hierarquia de memória: cache, bancos de memória
- Arquiteturas superescalares: conceitos básicos
- Pipeline Dinamico: algoritmo de Tomasulo
- Arquiteturas VLIW
- Arquiteturas DSP: conceitos básicos de processamento de sinais
- Conceitos de Aritmética de Ponto Fixo
- Processadores DSP da família TMS 55x
- Aulas de Laboratório
- Projetos usando processadores

BIBLIOGRAFIA BÁSICA

Arquitetura de Computadores: Uma Abordagem Quantitativa, John L. Hennessy e David A. Patterson, Editora Campus, 2003

Digital Signal Processors: Architectures Implementations and Applications, Sen. M. Kuo, Woon-Seng Gan, Prentice Hall, 2005

CURSO A QUE PERTENCE A DISCIPLINA

Mestrado e Doutorado em Ciência da Computação

HOMOLOGADO PELO COLEGIADO DE CURSO

Em 20 de agosto de 2008

ASSINATURA DO COORDENADOR DO CURSO

ASSINATURA DA SECRETÁRIA

